

INFORMAȚII PERSONALE


GĂITAN Vasile Gheorghîță

 Bd. George Enescu, nr. 38, bl. T90, ap. 9, 720253-Suceava, România

 Fix: +40-0230-522978/232  +40-722-554905

 gaitan@eed.usv.ro, vgaitan@usm.ro



 Yahoo: gaitan_vasile@yahoo.com

Sexul Masculin | Data nașterii 30/12/1959 | Naționalitatea Română

LOCUL DE MUNCA

**Universitatea "Ștefan cel Mare" din Suceava
Profesor**

EXPERIENȚA PROFESIONALĂ

De la 01.09.1990 până în prezent asistent suplinitor, asistent, șef de lucrări, conferențiar, **profesor, conducător de doctorat** la Universitatea „Ștefan cel Mare” Suceava, Facultatea de Inginerie Electrică și Știința Calculatoarelor, Str. Universității, nr. 13, corp D, Suceava, România.

Tel/Fax: +40-230-524081, e-mail: gaitan@eed.usv.ro

Activități didactice și de cercetare

Tipul sau sectorul de activitate – Educație, Cercetare

De la 01.09.1984 și până la 01 septembrie 1990, inginer cercetător la Centrul teritorial de calcul electronic (CTCE) Suceava

Tipul sau sectorul de activitate – Proiectare, Cercetare

EDUCAȚIE ȘI FORMARE

**Între 1979 – 1984 inginer, profil: Automatică și Calculatoare
specializarea Automatică.**

Universitatea Tehnică „Gh. Asachi” Iași – Facultatea de Automatică și Calculatoare

Competențe generale și profesionale

- Matematică
- Calcul numeric
- Teoria sistemelor
- Programarea calculatoarelor
- Calculatoare numerice
- Tehnici de optimizare
- Simularea proceselor
- Sisteme cu microprocesor
- Ingineria sistemelor automate

**Din 1992 – până la 1997 doctor, domeniul: Științe ingineresti
Specializare: Sisteme automate.**

Universitatea Tehnică „Gh. Asachi” Iași – Facultatea de Automatică și Calculatoare

Competențe profesionale

- Rețele industriale locale
- Sisteme de timp real
- Proiectarea cu microcontrolere

Instituția	Perioada	Funcția	Descriere
Centrul Teritorial de Calcul Electronic Suceava	1984-1991	Inginer proiectant	Cercetare/ proiectare în cadrul laboratorului de Informatică Industrială
Universitatea "Ștefan cel Mare" din Suceava	1991-1993	Asistent universitar	Predare și cercetare în domeniile microprocesoare/ microcontrolere, rețele industriale locale
Universitatea "Ștefan cel Mare" din Suceava	1993-1998	Șef de lucrări	Predare și cercetare în domeniile microprocesoare/ microcontrolere, rețele industriale locale, sisteme de operare de timp real
Universitatea "Ștefan cel Mare" din Suceava	1998-2003	Conferențiar	Predare și cercetare în domeniile microprocesoare/ microcontrolere, rețele industriale locale, sisteme de operare de timp real, sisteme de operare
Universitatea "Ștefan cel Mare" din Suceava	2003-prezent	Profesor universitar Din 2009 conducător de doctorat în domeniul calculatoare și tehnologia informației	Predare și cercetare în domeniile microprocesoare/ microcontrolere, rețele industriale locale, sisteme de operare de timp real, sisteme de operare, sisteme distribuite (middleware), protocoale de comunicații

COMPETENTE PERSONALE

Limba(i) maternă(e)

Româna

Alte limbi străine cunoscute

Engleză

INTELEGERE		VORBIRE		SCRIERE
Ascultare	Citire	Participare la conversație	Discurs oral	
B2	C2	B1	B1	B2
Scrieți denumirea certificatului. Scrieți nivelul, dacă îl cunoașteți.				

Niveluri: A1/2: Utilizator elementar - B1/2: Utilizator independent - C1/2: Utilizator experimentat
Cadru european comun de referință pentru limbi străine

Competențe de comunicare

Spirit de echipă dezvoltat încă din timpul facultății, prin participarea la activitățile care au necesitat lucrul în cadrul proiectelor practice aferente unor discipline studiate; am continuat să consolidez acest atribut prin integrarea în echipele care au implementat diverse proiecte de cercetare sau sociale; promptitudinea de a răspunde la solicitări; onestitate și confidențialitate; capacitate de comunicare ridicată.

Competențe organizaționale/manageriale

Experiență foarte bună a managementului de proiect și al echipei – am făcut parte din echipele de implementare din cadrul a peste 30 de proiecte și contracte de cercetare (listă anexată), în calitate de director de proiect, responsabil logistic, responsabil financiar sau cercetător; astfel am coordonat și/sau condus activitatea altor persoane, am proiectat și dezvoltat bugete de proiect, am coordonat activitatea de depunere a unor propuneri de proiecte, având în vedere asigurarea exploatării și valorificării eficiente a informațiilor; am elaborat rapoarte de cercetare și cu privire la derularea proiectelor, inclusiv internaționale.

Competențe dobândite la locul de muncă

Competențe de implementare a aplicațiilor distribuite pentru conducerea proceselor industriale bazate pe specificațiile OPC, a sistemelor wireless pentru colectarea de la distanță a datelor din proces, a sistemelor de control al accesului. Competențe de proiectare, implementare și conducere de echipe hardware-software complexe în domeniul aparaturii digitale de automatizare cum ar fi transmiere inteligente, contoarele electronice pentru utilități, regulatoare numerice, PLC-uri, aparate indicatoare mono și multicanal și înregistratoare fără hârtie. Competențe privind propunerea de standarde în domeniul rețelelor industriale locale; a propus un standard propriu pentru conectarea aparatelor menționate anterior, în cadrul unor rețele industriale locale, standard care include și sisteme de operare de timp real și arhitecturi hardware de implementare. Competențe privind realizarea unor cursuri performante și susținerea acestora în fața studenților.

Competențe informatice

Nivel ridicat de exploatare a tehnicii de calcul (operare PC – Microsoft Word, Microsoft Excel, Microsoft Power Point); o bună stăpânire a limbajelor de programare: assembler, C; capacități ridicate de proiectare și implementare a aplicațiilor distribuite; aplicații grafice: Protel proiectarea procesoarelor utilizând Verilog și FPGA-uri pentru implementare.

Permis de conducere

• B

INFORMATII SUPLIMENTARE

Reviste cotate ISI – 25 Selecție

1. Cristian Andy Tănase, Vasile Gheorghită GĂITAN. Dynamic, unbalanced distribution of tasks on a PS3 cluster system for double precision calculation, The Journal of Supercomputing: Volume 62, Issue 3 (2012), Page 1502-1518, Springer, ISSN: 0920-8542, **(Q2)**.
2. Vasile-Gheorghita; GAITAN, Nicoleta-Cristina; UNGUREAN, Ioan. A flexible acquisition cycle for incompletely defined fieldbus protocols. In: ISA transactions, 2014, 53.3, pp. 776-786 **(Q1)**.
3. Gaitan, V.G.; Gaitan, N.C.; Ungurean, I, "CPU Architecture Based on a Hardware Scheduler and Independent Pipeline Registers," Very Large Scale Integration (VLSI) Systems, IEEE Transactions on , Volume: 23 Issue: 9 Pages: 1661-1674 Published: SEP 2015. ISSN 1063-8210, **(Q2)**
4. Zagan, Ionel; **Gaitan, Vasile Gheorghita** - Hardware RTOS: Custom Scheduler Implementation Based on Multiple Pipeline Registers and MIPS32 Architecture By: ELECTRONICS Volume: 8 Issue: 2 Article Number: 211 Published: **FEB 2019 (Q2)**
5. Zagan,I; Gaitan, VG; Petrariu; Iuga, N; Brezulianu, A; Design, Fabrication, and Testing of an IoT Healthcare Cardiac Monitoring Device, COMPUTERS, Volume: 9 Issue: 1, Article Number: 15, DOI: 10.3390/computers9010015, Published: MAR 2020 **(Q2)**
6. Zagan,I; Gaitan, VG; Real-Time Event Handling and Preemptive Hardware RTOS Scheduling on a Custom CPU Implementation, CANADIAN JOURNAL OF ELECTRICAL AND COMPUTER ENGINEERING-REVUE CANADIENNE DE GENIE ELECTRIQUE ET INFORMATIQUE, Volume: 43 Issue: 4 Pages: 364-373, DOI: 10.1109/CJEE.2020.3005360, Published: FAL 2020.
7. Gaitan, VG; Zagan,I; Experimental Implementation and Performance Evaluation of an IoT Access Gateway for the Modbus Extension, SENSORS, Volume: 21 Issue: 1, Article Number: 246, DOI: 10.3390/s21010246, Published: IAN2021 2020, **(Q2)**
8. Gaitan, VG and Zagan, I; Modbus Protocol Performance Analysis in a Variable

- Configuration of the Physical Fieldbus Architecture, IEEE ACCESS, Volume10, Page123942-123955, DOI10.1109/ACCESS.2022.3224720. Published2022, Indexed2022-12-16 **(Q2)**.
9. Zagan, I and Gaitan, VG; Designing a Custom CPU Architecture Based on Hardware RTOS and Dynamic Preemptive Scheduler, MATHEMATICS, Volume 10, Issue 15, Article Number 2637, DOI10.3390/math10152637, PublishedAUG 2022, Indexed2022-08-22, **(Q1)**.
 10. Gaitan, VG; Zagan, I and Enhancing the Modbus Communication Protocol to Minimize Acquisition Times Based on an STM32-Embedded Device, MATHEMATICS, Volume 10, Issue 24, Article Number4686, DOI10.3390/math10244686 PublishedDEC 2022,Indexed2023-01-11 **(Q1)**.
 11. Zagan, I; Gaitan, VG; Custom Soft-Core RISC Processor validation Based on Real-Time Event Handling Scheduler FPGA Implementation, IEEE ACCESS 2023, ISSN 2169-3536DOI 10.1109/ACCESS.2023.3266150, EF FI 3,4 **(Q2)**.
 12. Zagan, I; Gaitan, VG; FPGA implementation of hardware accelerated RTOS based on real-time event handling; JOURNAL OF SUPERCOMPUTING, ISSN 0920-8542, eISSN 1573-0484, DOI 10.1007/s11227-023-05151-0, 2023, FI 2,5 **(Q2)**.
 13. Zagan, I; Gaitan, VG; Soft-core processor integration based on different instruction set architectures and field programmable gate array custom datapath implementation, PEERJ 2023, eISSN DOI 10.7717/peerj-cs.1300 3,5 **(Q2)**.
 14. Gaitan, VG; Zagan, I; Modbus Extension Server Implementation for IoT-Enabled Smart Switch Embedded System Device; SENSORS 2024, ISSN 1424-8220 DOI 10.3390/s24020475 **(Q2)**
 15. Andrioia, DA; Gaitan, VG; Culea, G; Banu, IV; Predicting the RUL of Li-Ion Batteries in UAVs Using Machine Learning, Techniques, COMPUTERS 2024 DOI10.3390/computers13030064 FI 2,4, **(Q2)**.
 16. Ventuneac, C; Gaitan, VG; Industrial Internet of Things Gateway with OPC UA Based on Sitara AM335X with ModbusE Acquisition Cycle Performance Analysis, SENSORS 2024, FI 3,4 **(Q2)**
 17. Andrioia, DA, Gaitan, VG ; Finding fault types of BLDC motors within UAVs using machine learning techniques, DOI10.1016/j.heliyon.2024.e30251, FI 3,4, **(Q1)**.
 18. Gaitan, NC; Zagan, I; Gaitan, VG; Proposed Modbus Extension Protocol and Real-Time Communication Timing Requirements for Distributed Embedded Systems, TECHNOLOGIES, eISSN 2227-7080, DOI 2024 , FI 4,2, **(Q1)**.
 19. Zagan, I; Gaitan, VG IoT Smart Switch-Embedded System Based on STM32 and Modbus RTU-Concept, Theory of Operation and Implementation BUILDINGS, ISSN2075-5309,2024,10.3390/buildings14103076 <http://dx.doi.org/10.3390/buildings14103076> FI 3,1 **(Q2)**
 20. Zagan, I; Gaitan, VG (Gaitan; ystem Verification and FPGA Implementation of Hardware Preemptive Scheduler for RISC-V Processor, Volume13Page103019-103032 DOI10.1109/ACCESS.2025.3579294, Published 2025,Indexed 2025-06-25, FI 3,9 **(Q2)**.

Conferințe indexate ISI – 20

Selecție

1. Ghenadie Corotinschi ; **Vasile Gheorghita Găitan**, Enabling IoT connectivity for Modbus networks by using IoT edge gateways 2018 International Conference on Development and Application Systems (DAS) Year: 2018 Page s: 175 - 179
2. Ionel Zagan ; **Vasile Gheorghita Gaitan** ; Nicolai Iuga ; Adrian Brezilianu m-GreenCARDIO embedded system designed for out-of-hospital cardiac patients, 2018 International Conference on Development and Application Systems (DAS) Year: 2018,Page s: 11 – 17, IEEE Conferences
3. Corotinschi, Ghenadie; *Gaitan, Vasile Gheorghita*, The Use of IoT Technologies for Providing High-quality Medical Services,
The Use of IoT Technologies for Providing High-quality Medical Services Conference: 21st International Conference on System Theory, Control and Computing (ICSTCC) Location: Sinaia, ROMANIA Date: OCT 19-21, 2017, Sponsor(s): Gheorghe Asachi Tech Univ Iasi, Fac Automat Control & Comp Engn; Dunarea Jos Univ Galati, Fac Automat Control Comp Elect & Elect Engn; Politehnica Univ Timisoara, Fac Automat & Comp; IEEE Control Syst Soc; Univ Craiova, Fac Automat Comp & Elect2017 21ST INTERNATIONAL CONFERENCE ON SYSTEM THEORY, CONTROL AND COMPUTING (ICSTCC) Book Series: International Conference on System Theory Control and Computing Pages: 285-290 Published: 2017
4. Corotinschi, G ; *Gaitan, VG*; Smart cities become possible thanks to the Internet of Things, 2015 19TH INTERNATIONAL CONFERENCE ON SYSTEM THEORY, CONTROL AND COMPUTING (ICSTCC), OCT 14-16, 2015, Pages: 291-296, Published: 2015, ISBN:978-1-4799-8481-7
5. Corotinschi, G ; *Gaitan, VG*; Smart cities become possible thanks to the Internet of Things, 2015 19TH INTERNATIONAL CONFERENCE ON SYSTEM THEORY, CONTROL AND COMPUTING (ICSTCC), OCT 14-16, 2015, Pages: 291-296, Published: 2015, ISBN:978-1-4799-8481-7
6. Ungurean, Ioan; *Gaitan, Vasile Gheorghita*; Gaitan, Nicoleta Cristina, A DISTRIBUTED SOFTWARE ARCHITECTURE FOR REMOTE MONITOR AND CONTROL OF THE SMART BUILDINGS, Conference: International Workshop on Computational Intelligence for Multimedia Understanding (IWCIM) Location: PRAGUE, CZECH REPUBLIC Date: OCT 29-30, 2015, ISBN:978-1-4673-8457-5
7. Gaitan, Nicoleta Cristina; *Gaitan, Vasile Gheorghita*; Ungurean, Ioan; et al. Methods to improve the performances of the real-time operating systems for small microcontrollers, Conference: 20th International Conference on System Controls and Computer Science 2015 Location: Univ Politehnica Bucharest, Bucharest, ROMANIA Date: MAY 27-29, 2015, Pages: 261-266
DOI: 10.1109/CSCS.2015.10, ISBN:978-1-4799-1780-8
8. Lupu, Catalin; *Gaitan, Vasile-Gheorghita*; Lupu, Valeriu; Security enhancement of internet banking applications by using multimodal biometrics, Conference: IEEE 13th International Symposium on Applied Machine Intelligence and Informatics (SAMI) Location: Herl'any, SLOVAKIA Date: JAN 22-24, 2015, (SAMI) Pages: 47-52, Published: 2015, ISBN:978-1-4799-8221-9
9. Gaitan Nicoleta Cristina, *Gaitan Vasile-Gheorghita*, Ungurean Ioan - Gradual

- Development of an IoT Architecture for Real-World Things. pg. 344-352, 9th IEEE European Modelling Symposium and Computer Simulation, 6-8 October 2015 Madrid, Spain. <http://uksim.info/ems2015/CD+ToC.pdf>
10. Ioan Ungurean, Nicoleta-Cristina Gaitan , Vasile Gheorghita Gaitan - An IoT Architecture for Things from Industrial Environment. Comm 2014, 10th Internal conference on COMMUNICATIONS, pg. 333-336, ISBN 978-1-4799-2385-4.
 11. Adrian M Găitan, Valentin Popa, *Vasile Gh. Găitan*, Adrian I. Petrariu, Alexandru Lavric, Simona Anda Gherasim – RFID Network Traffic Analysis Based on an Empirical Model, pg. 201-205, 2012 9th International Conference on COMMUNICATIONS, Bucharest, Romania, June 21-23, IEEE Catalog no. CFP1241J-PRT, ISBN 978-1-4673-2573-8. Indexat ISI.
 12. Cristina Elena Turcu, *Vasile Gheorghită Găitan*, Corneliu Octavian Turcu. An Internet of Things-based Distributed Intelligent System with self-Optimization for controlling Traffic-Light Intersections. Proceedings, 2012 INTERNATIONAL CONFERENCE ON APPLIED AND THEORETICAL ELECTRICITY (ICATE), ISBN:978-1-4673-1810-5.

Articole în reviste și în volumele unor manifestări științifice indexate în alte baze de date internaționale recunoscute (BDI) - 15

Selecție

IEEE

1. Ioan Ungurean ; Nicoleta Cristina Gaitan ; *Vasile Gheorghita Gaitan*, Transparent interaction of SCADA systems developed over different technologies 2014 18th International Conference on System Theory, Control and Computing (ICSTCC),Year: 2014,Page s: 476 – 481, IEEE Conferences
2. E. Dodiu ; *V.G. Gaitan* ; A. Graur, Custom designed CPU architecture based on a hardware scheduler and independent pipeline registers - architecture description, 2012 Proceedings of the 35th International Convention MIPRO, Year: 2012, Page s: 859 – 864, IEEE Conferences
3. Adrian-Ioan Petrariu ; Valentin Popa ; *Vasile-Gheorghita Gaitan* ; Ilie Finis Test results for HF RFID Antenna system tuning in metal environment Proceedings of the 13th International Carpathian Control Conference (ICCC), Year: 2012, Page s: 543 – 546, IEEE Conferences
4. Simona-Anda Gherasim ; M. F. Ursuleanu ; O. Gherman ; *V. G. Gaitan*, A programming model for context-sensitive application 2011 RoEduNet International Conference 10th Edition: Networking in Education and Research, Year: 2011, Page s: 1 – 4, IEEE Conferences
5. *Vasile Gh. Gaitan* ; Ioan Ungurean ; Nicoleta Cristina Gaitan ; Valentin Popa, Keeping industrial systems and communicators up-to-date using interoperable communicating components and electronic data sheets, IEEE EUROCON 2009, Year: 2009, Page s: 371 – 378, IEEE Conferences
6. *Vasile Gaitan* ; Cornel Turcu ; Alexandru Goloca, High Complexity Control Gates with Advanced RFID Features for Production Process Monitoring, 22nd International Conference on Advanced Information Networking and Applications - Workshops

(Japan, aina workshops 2008), Year: 2008, Page s: 1351 – 1356, IEEE Conferences

ACM

7. Ionel Zagan, **Vasile Gheorghiță Găitan** - Hardware Scheduler Implementation based on Replicated Resource Architecture for Reconfigurable Systems. ISCSIC 2019: Proceedings of the **2019** 3rd International Symposium on Computer Science and Intelligent Control September 2019 Article No.: 24 Pages 1–6
<https://doi.org/10.1145/3386164.3386175> - **ACM**
1. I. Zagan, C. A. Tanase, **V. G. Gaitan**, “FPGA IMPLEMENTATION OF A CUSTOMIZED PROCESSOR BASED ON RISC-V ARCHITECTURE – CONCEPT AND THEORY OF OPERATION,” acceptat pentru prezentare la: ISER - 458th International Conference on Science, Technology, Engineering and Management (ICSTEM), Florence, Italy, **2018**.
2. I. Zagan, **V. G. Găitan**, A. Brezulianu, “Portable Cardiac Monitoring System based on Real-Time Microcontroller and Multiple Communication Interfaces”, abstract prezentat la: 19th International Conference on Advanced Computing Systems and Microarchitecture, Zurich, Elveția, Septembrie **2017**.
3. I. Zagan, **V. G. Găitan**, “CPU Architecture Based on Static Hardware Scheduler Engine and Multiple Pipeline Registers”, 19th International Conference on Advanced Computing Systems and Microarchitecture (ICACSM), Zurich, Elveția, 15 - 16 Septembrie, **2017**.
4. I. Zagan, **V. G. Găitan**, “Predictable CPU Architecture Designed for Small Real-Time Applications – Implementation Results”, 3rd International Conference on Advances in Computing, Electronics and Communication (ACEC), 10 - 11 Octombrie **2015**, Zurich, Elveția , pp. 143-150, ISBN: 978-1-63248-064-4, doi: 10.15224/ 978-1-63248-064-4-29.
Publicat în jurnalul IRED: International Journal of Advances in Computer Science and Its Applications (IJCSIA), **2016**, Vol. 6, Issue 1: ISSN: 2250-3765, data publicării: 18/04/2016, pp. 141-148.
5. E. Dodiu ; **V.G. Gaitan** ; A. Graur, Custom designed CPU architecture based on a hardware scheduler and independent pipeline registers - architecture description, 2012 Proceedings of the 35th International Convention MIPRO, Year: **2012**, Page s: 859 – 864, IEEE Conferences
6. Dodiu E., **Găitan V.G.**, “Custom designed CPU architecture based on a hardware scheduler and independent pipeline registers – concept and theory of operation”, 2012 IEEE EIT International Conference on Electro-Information Technology, Indianapolis, IN, USA, 6-8 May 2012, ISBN: 978-1-4673-0818-2, ISSN: 2154-0373.

Cărți de autor sau capitole de specialitate la edituri cu ISBN - 9

1. Ioan Ungurean, Cornel Turcu, **Vasile Gaitan** and Valentin Popa (2011). An RFID-Based Anti-Counterfeiting Track and Trace Solution, Designing and Deploying RFID Applications, Cristina Turcu (Ed.), ISBN: 978-953-307-265-4, InTech, Available from:
<http://www.intechopen.com/books/designing-and-deploying-rfid-applications/an-rfid-based-anti-counterfeiting-track-and-trace-solution>
2. **Vasile Gheorghiță GĂITAN**, Nicoleta-Cristina GĂITAN, Ioan UNGUREAN, Valentin POPA - Utilizarea specificațiilor OPC DA pentru implementarea aplicațiilor distribuite de tip SCADA,

3. Editura DrukArt, Cernăuți, Ucraina, 2013, ISBN 978-966-2021-69-1. (Publicată în 2014)
3. Nicoleta-Cristina GĂITAN, **Vasile Gheorghită GĂITAN**, Ioan UNGUREAN, Valentin POPA - Utilizarea specificațiilor OPC DA pentru implementarea aplicațiilor distribuite de tip SCADA-implentare, utilizare, Editura DrukArt, Cernăuți, Ucraina, 2014, ISBN 978-617-7172-20-7. (Publicată în 2015)
4. **Vasile GAITAN**, Adrian GRAUR, « FAMILIA DE MICROCONTROLERE MCS51 » EDITURA UNIVERSITĂȚII SUCEAVA, 176 pag, ISBN: 973-98210-5-7, 1997
5. **Vasile GAITAN**, « REȚELE INDUSTRIALE LOCALE. NIVELUL FIZIC », MATRIX ROM BUCUREȘTI, 415 pag, ISBN: 973-685-354-3, 2002. <http://www.matrixrom.ro/>
6. Vasile Gheorghita Gaitan, Valentin Popa, Andy Cristian Tanase, « Arhitectura rețelilor industriale locale », Editura MATRIX ROM Bucuresti, ISBN 973-685-849-9, 300 pg., 2004. <http://www.matrixrom.ro/>
7. I.Zagan, **V. G. Gaitan**, "Structura și organizarea calculatoarelor", îndrumar de laborator, ISBN: 978-973-666-553-0, Editura Universității "Ștefan cel Mare" Suceava, 2019.

Proprietate intelectuală, brevete de invenție, certificate ORDA - 1

Dodiu E., **Găitan V.**, Central Processing Unit with Banked Pipeline Registers

<https://register.dpma.de/DPMAregister/pat/register?AKZ=2020121042509+D119>,

<https://patents.google.com/patent/DE202012104250U1/de?q=WOS+DE202012104250U1>

Granturi / proiecte de cercetare câștigate prin competiție sau Contracte cu agenți economici, în valoare de minim 10000 de dolari USA echivalent încasați – Director/responsabil partener - 10

Selecție

1. "Dezvoltarea Unei Game de Dispozitive Inteligente Wireless Pentru Achiziția Datelor de la contoarele de Utilități" Proiect cofinanțat din Fondul European de Dezvoltare Regională prin Programul Operațional Competitivitate 2014-2020, „Centru pentru transferul de cunoștințe către întreprinderi din domeniul ICT – CENTRIC”, Cod competiție POC-A1-A1.2.3-G-2015, Cod SMIS 2014+ 119722 (ID P_40_305), Contract de finanțare nr. 5/AXA 1/1.2.3/G/13.06.2018, Contract subsidiar nr. 15567/01.09.2020/DIW-PADCU/ Fragar Trading. 550000 RON, **Responsabil de proiect**.
2. "Aplica(ii practice TIC in conceperea fi validarea proiectelor din industria medicalii: dezvoltarea fi proiectarea unui modul inovativ de comanda fi monitorizare pentru folosirea gheții carbonice la tratamente medicale prin crio-dermabrazie" Proiect cofinanțat din Fondul European de Dezvoltare Regională prin Programul Operațional Competitivitate 2014-2020, „Centru pentru transferul de cunoștințe către întreprinderi din domeniul ICT – CENTRIC”, Cod competiție POC-A1-A1.2.3-G-2015, Cod SMIS 2014+ 119722 (ID P_40_305), Contract de finanțare nr. 5/AXA 1/1.2.3/G/13.06.2018, Contract subsidiar nr. 15682/02.09.2020/CrioDrive/Mechatronics Innovation Center, 520.000 RON, **Responsabil de proiect**
3. PN III: Programul 2 – “Demonstrator experimental de laborator bazat pe nHSE - sistem de operare de timp real integrat în hardware - implementat pe o arhitectură ZScale - RISC V”; NR. 219PED / 2017, valoare totală 475.000,00 lei. **Director de proiect**

4. Dezvoltarea și integrarea unui tele-electrocardiograf mobil în cadrul sistemului GreenCARDIO de monitorizare și diagnostic a pacienților. Proiect de tip Transfer de cunoaștere la agentul economic "Bridge Grant", din programul PN III: Programul -2 Creșterea competitivității economiei românești prin cercetare, dezvoltare și inovare, NR. 58BG / 2016.
Director de proiect.
5. Contract nr. 1857/ 15.10. 2003, PNCDI, Programul RELANSIN, SISTEM DE ACHIZITIE DATE TIP WIRELESS UTILIZAND FRECVENTA DE 2,4 GHz, PENTRU ARII EXTINSE, valoare totală 1.250.000.000 lei., 2003-2005 **(Director de proiect).**
6. Grant de cercetare 4285/20.07.2001, finanțat de CNCSIS, Tema : "Sistem distribuit de senzori inteligenți cu comunicație wireless".**(Director de proiect)**
http://uefiscdi.gov.ro/UserFiles/File/Competitii%20derulate/Rez_2001_A.htm
7. SisConGens - "Dezvoltarea unui sistem reconfigurabil pentru controlul clădirilor inteligente și gestionarea utilizării energiilor provenite din surse regenerabile" finanțat în cadrul proiectului "Creșterea competitivității Clusterului Regional Inovativ EURONEST IT&C Hub și stimularea interacțiunilor dintre membrii pentru dezvoltarea de produse și servicii de înaltă tehnologie", cod SMIS 49786, POSCEE 2007-2013, Axa 1, DMI 1.3, Operațiunea 1.3.3. conform Contract de prestări servicii de cercetare-dezvoltare-inovare nr. 110/17.11.2014 și contract de finanțare 809.020/19.05.2014 **(Responsabil de proiect).**
8. Contract 12-082/01.10.2008 Program PNII – Parteneriate, „Sistem informatic pentru controlul și verificarea autenticității produselor – ATPROD”, Valoare totală 1.663.400 RON, 2008-2011**(Responsabil de proiect SC ProIng SRL Suceava).**
<http://www.sisconresearch.ro/atprod/parteneri.php>
9. Contract nr. 12119/03.10.07 - 80/25.09.2007 Program PNII- INOVARE, „Sistem metropolitan eterogen pentru monitorizarea datelor specifice consumului de utilități” – SMEDU, valoare totală 2.513.702 lei, 2007-2009 (Responsabil de proiect - SC ProIng SRL Suceava).
10. Contract 131-CEEX-II-03/2.10.2006, titlul "Interacțiunea gesturală cu sistemele informatice și robotice - INTEROB" valoare totală nerambursabilă de la bugetul de stat: 1 469 146 RON, 2006-2008 **(Responsabil de proiect).**

Data
19.01.2026

Semnătura
prof. dr. ing. Găitan Vasile Gheorghîță